



PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference 310201553WO1	FOR FURTHER ACTION	See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)
International application No. PCT/JP2003/012840	International filing date (day/month/year) 07 October 2003 (07.10.2003)	Priority date (day/month/year) 28 October 2002 (28.10.2002)
International Patent Classification (IPC) or national classification and IPC G06F 17/50		
Applicant RENESAS TECHNOLOGY CORP.		

1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.

2. This REPORT consists of a total of 3 sheets, including this cover sheet.

This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).

These annexes consist of a total of _____ sheets.

3. This report contains indications relating to the following items:

- I Basis of the report
- II Priority
- III Non-establishment of opinion with regard to novelty, inventive step and industrial applicability
- IV Lack of unity of invention
- V Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement
- VI Certain documents cited
- VII Certain defects in the international application
- VIII Certain observations on the international application

Date of submission of the demand 07 October 2003 (07.10.2003)	Date of completion of this report 27 January 2004 (27.01.2004)
Name and mailing address of the IPEA/JP	Authorized officer
Facsimile No.	Telephone No.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

I. Basis of the report

1. With regard to the elements of the international application:*

 the international application as originally filed the description:pages _____, as originally filed
pages _____, filed with the demand

pages _____, filed with the letter of _____

 the claims:pages _____, as originally filed
pages _____, as amended (together with any statement under Article 19)pages _____, filed with the demand
pages _____, filed with the letter of _____ the drawings:pages _____, as originally filed
pages _____, filed with the demand

pages _____, filed with the letter of _____

 the sequence listing part of the description:pages _____, as originally filed
pages _____, filed with the demand

pages _____, filed with the letter of _____

2. With regard to the language, all the elements marked above were available or furnished to this Authority in the language in which the international application was filed, unless otherwise indicated under this item.

These elements were available or furnished to this Authority in the following language _____ which is:

 the language of a translation furnished for the purposes of international search (under Rule 23.1(b)). the language of publication of the international application (under Rule 48.3(b)). the language of the translation furnished for the purposes of international preliminary examination (under Rule 55.2 and/or 55.3).

3. With regard to any nucleotide and/or amino acid sequence disclosed in the international application, the international preliminary examination was carried out on the basis of the sequence listing:

 contained in the international application in written form. filed together with the international application in computer readable form. furnished subsequently to this Authority in written form. furnished subsequently to this Authority in computer readable form. The statement that the subsequently furnished written sequence listing does not go beyond the disclosure in the international application as filed has been furnished. The statement that the information recorded in computer readable form is identical to the written sequence listing has been furnished.4. The amendments have resulted in the cancellation of: the description, pages _____ the claims, Nos. _____ the drawings, sheets/fig. _____5. This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**

* Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to this report since they do not contain amendments (Rule 70.16 and 70.17).

** Any replacement sheet containing such amendments must be referred to under item 1 and annexed to this report.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/JP03/12840

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement**1. Statement**

Novelty (N)	Claims	1-6	YES
	Claims		NO
Inventive step (IS)	Claim	5	YES
	Claims	1-4, 6	NO
Industrial applicability (IA)	Claims	1-6	YES
	Claims		NO

2. Citations and explanations

Document 1: Masayuki Ienaga et al. "High-speed Surface/Time Optimization Algorithm for High-level Synthesis of Control Processing Hardware", DA Symposium 2000, Information Processing Society of Japan, 17 July, 2000, Vol. 2000, No. 8, pages 27 to 32

Document 2: Nakata, A. et al "Deriving Parameter Conditions for Periodic Timed Automata Satisfying Real-Time Temporal Logic Formulas", Proc. of IFIP TC6/WG6. 1 Int. Conf. on Formal Techniques for Networked and Distributed Systems (FORTE2001), Kluwer Academic Publishers, p. 151-166

Document 3: GB, 2317245, A (SHARP CORPORATION), 18 March, 1998, Full text & JP, 10-116302, A

Document 4: Kazutoshi Wakabayashi et al. "Development of LSI for Transmission by Operation Synthesis, Reduction of Functional Design Period by a Factor of 10", Nikkei Electronics, Nikkei Business Publications, Inc., 12 February, 1996, No. 655, pages 147-169.

With the technology described in document 1, in high-level synthesis, a state transition graph is generated from a description based on C language via a call graph and CFG, this state transition graph is optimized so as to satisfy the time restrictions (and surface area restrictions), and finally a hardware description is outputted.

Further, applying the technology described in document 2 with respect to the issue of "optimizing the state transition graph so as to satisfy the time restrictions (and surface area restrictions)" could have easily been conceived by a person skilled in the art.

Further, using a programming language enabling the description of the parallel operation as the description inputted in high-order synthesis is well-known technology (for example, see documents 3, 4).

特許協力条約

PCT

国際予備審査報告

(法第12条、法施行規則第56条)
[PCT36条及びPCT規則70]

12 FEB 2004

WIPO PCT

出願人又は代理人 の書類記号 310201553WO1	今後の手続きについては、国際予備審査報告の送付通知（様式PCT/IPEA/416）を参照すること。	
国際出願番号 PCT/JP03/12840	国際出願日 (日.月.年) 07.10.03	優先日 (日.月.年) 28.10.02
国際特許分類 (IPC) Int. Cl. G06F17/50		
出願人 (氏名又は名称) 株式会社ルネサステクノロジ		

1. 国際予備審査機関が作成したこの国際予備審査報告を法施行規則第57条 (PCT36条) の規定に従い送付する。

2. この国際予備審査報告は、この表紙を含めて全部で 3 ページからなる。

この国際予備審査報告には、附属書類、つまり補正されて、この報告の基礎とされた及び／又はこの国際予備審査機関に対して訂正を含む明細書、請求の範囲及び／又は図面も添付されている。
(PCT規則70.16及びPCT実施細則第607号参照)
この附属書類は、全部で ページである。

3. この国際予備審査報告は、次の内容を含む。

- I 国際予備審査報告の基礎
- II 優先権
- III 新規性、進歩性又は産業上の利用可能性についての国際予備審査報告の不作成
- IV 発明の単一性の欠如
- V PCT35条(2)に規定する新規性、進歩性又は産業上の利用可能性についての見解、それを裏付けるための文献及び説明
- VI ある種の引用文献
- VII 国際出願の不備
- VIII 国際出願に対する意見

国際予備審査の請求書を受理した日 07.10.03	国際予備審査報告を作成した日 27.01.04
名称及びあて先 日本国特許庁 (IPEA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 早川 学 電話番号 03-3581-1101 内線 3531
	5H 9652

I. 国際予備審査報告の基礎

1. この国際予備審査報告は下記の出願書類に基づいて作成された。(法第6条(PCT14条)の規定に基づく命令に応答するために提出された差し替え用紙は、この報告書において「出願時」とし、本報告書には添付しない。
PCT規則70.16, 70.17)

 出願時の国際出願書類

<input type="checkbox"/>	明細書 第 _____	ページ、	出願時に提出されたもの
<input type="checkbox"/>	明細書 第 _____	ページ、	国際予備審査の請求書と共に提出されたもの
<input type="checkbox"/>	明細書 第 _____	ページ、	付の書簡と共に提出されたもの
<input type="checkbox"/>	請求の範囲 第 _____	項、	出願時に提出されたもの
<input type="checkbox"/>	請求の範囲 第 _____	項、	PCT19条の規定に基づき補正されたもの
<input type="checkbox"/>	請求の範囲 第 _____	項、	国際予備審査の請求書と共に提出されたもの
<input type="checkbox"/>	請求の範囲 第 _____	項、	付の書簡と共に提出されたもの
<input type="checkbox"/>	図面 第 _____	ページ/図、	出願時に提出されたもの
<input type="checkbox"/>	図面 第 _____	ページ/図、	国際予備審査の請求書と共に提出されたもの
<input type="checkbox"/>	図面 第 _____	ページ/図、	付の書簡と共に提出されたもの
<input type="checkbox"/>	明細書の配列表の部分 第 _____	ページ、	出願時に提出されたもの
<input type="checkbox"/>	明細書の配列表の部分 第 _____	ページ、	国際予備審査の請求書と共に提出されたもの
<input type="checkbox"/>	明細書の配列表の部分 第 _____	ページ、	付の書簡と共に提出されたもの

2. 上記の出願書類の言語は、下記に示す場合を除くほか、この国際出願の言語である。

上記の書類は、下記の言語である _____ 語である。

- 國際調査のために提出されたPCT規則23.1(b)にいう翻訳文の言語
- PCT規則48.3(b)にいう国際公開の言語
- 国際予備審査のために提出されたPCT規則55.2または55.3にいう翻訳文の言語

3. この国際出願は、ヌクレオチド又はアミノ酸配列を含んでおり、次の配列表に基づき国際予備審査報告を行った。

- この国際出願に含まれる書面による配列表
- この国際出願と共に提出された磁気ディスクによる配列表
- 出願後に、この国際予備審査(または調査)機関に提出された書面による配列表
- 出願後に、この国際予備審査(または調査)機関に提出された磁気ディスクによる配列表
- 出願後に提出した書面による配列表が出願時における国際出願の開示の範囲を超える事項を含まない旨の陳述書の提出があった
- 書面による配列表に記載した配列と磁気ディスクによる配列表に記録した配列が同一である旨の陳述書の提出があった。

4. 振正により、下記の書類が削除された。

- 明細書 第 _____ ページ
- 請求の範囲 第 _____ 項
- 図面 図面の第 _____ ページ/図

5. この国際予備審査報告は、補充欄に示したように、補正が出願時における開示の範囲を越えてされたものと認められるので、その補正がされなかったものとして作成した。(PCT規則70.2(c) この補正を含む差し替え用紙は上記1.における判断の際に考慮しなければならず、本報告に添付する。)

V. 新規性、進歩性又は産業上の利用可能性についての法第12条（PCT35条(2)）に定める見解、それを裏付ける文献及び説明

1. 見解

新規性 (N)	請求の範囲 請求の範囲	1-6	有 無
進歩性 (I S)	請求の範囲 請求の範囲	5 1-4, 6	有 無
産業上の利用可能性 (I A)	請求の範囲 請求の範囲	1-6	有 無

2. 文献及び説明 (PCT規則70.7)

文献1：家長真行、外3名 “制御処理ハードウェアの高位合成のための高速な面積／時間最適化アルゴリズム”、DAシンポジウム2000、情報処理学会、2000.07.17、Vol.2000、No.8、p.27-32

文献2：Nakata, A. et al. "Deriving Parameter Conditions for Periodic Timed Automata Satisfying Real-Time Temporal Logic Formulas", Proc. of IFIP TC6/WG6.1 Int. Conf. on Formal Techniques for Networked and Distributed Systems (FORTE2001), Kluwer Academic Publishers, p.151-166

文献3：GB 2317245 A (SHARP K. K.) 1998.03.18、全文 & JP 10-116302 A

文献4：若林一敏、外7名、“伝送用LSIを動作合成で開発、機能設計の期間が1/10に短縮”、日経エレクトロニクス、日経BP社、1996.02.12、No.655、p.147-169

文献1に記載の技術は、高位合成において、C言語による記述からコールグラフ及びCFGを経て状態遷移グラフを生成し、前記状態遷移グラフに対して時間制約（及び面積制約）を満たすように最適化し、最終的にハードウェア記述を出力している。そして、前記“状態遷移グラフに対して時間制約（及び面積制約）を満たすように最適化”する点に、文献2に記載の技術を応用することは当業者が容易に想到し得ることである。

なお、高位合成に入力する記述として、並列動作の記述を可能にしたプログラミング言語を用いることは周知技術（例えば、文献3、4参照。）である。